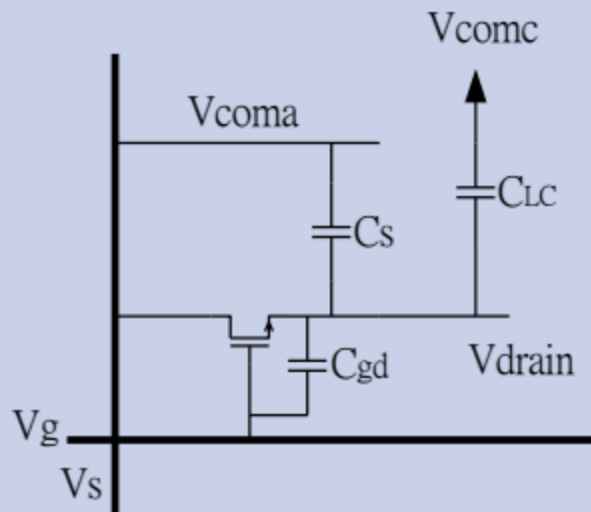
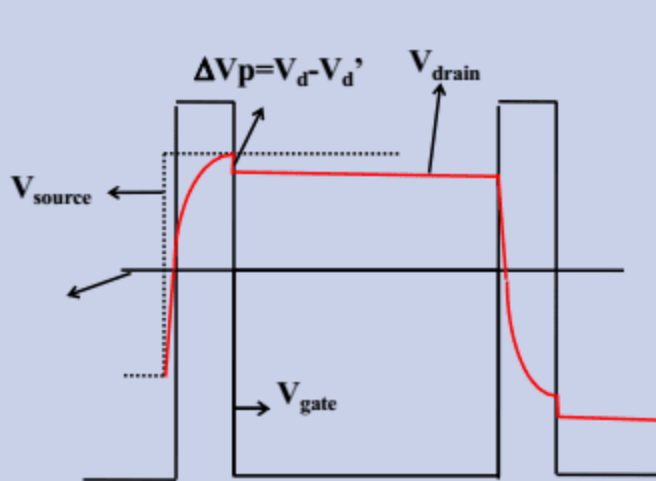


ΔV_p 成因

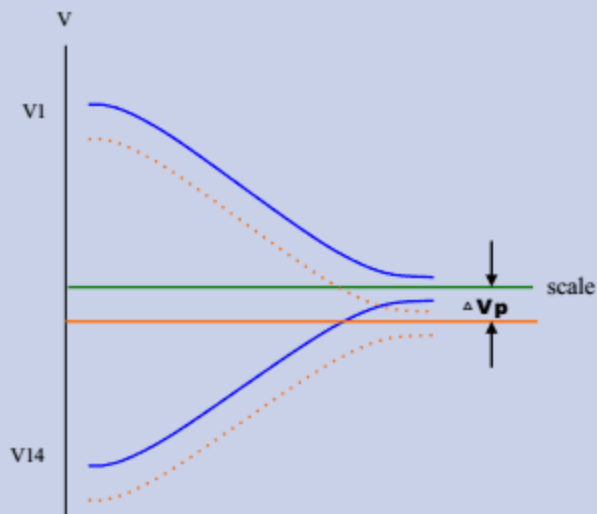
因為電容會維持2端電壓穩定，所以當 V_g 下降時會導致實際輸入畫素電壓會被 C_{gd} 壓低。

$$\text{公式：}\Delta V_p = (V_{gh} - V_{gl}) \times C_{gd} / (C_s + C_{lc} + C_{gd})$$



ΔV_p 的影響

因 ΔV_p 的影響，會導致面板內液晶實際電壓會比外界輸入的電壓低， ΔV_p 越低壓降越少，也導致最佳 越高。



藍色：輸入Gamma電壓

綠色：未計算 ΔV_p 時的最佳 電壓

橘色：實際面內Gamma電壓

紅色：實際最佳 電壓

原创力文档

max.book118.com

预览与源文档一致, 下载高清无水印

致最佳 發生偏移而超出製品規格書所訂定的範圍，導致面板被極化而產生。

2. 因這次issue發生時 $V_{GH}=14.1V$ ，已低於CPT所規定的 $17V(\min)$ ，導致TFT無法正常動作，且Gamma電壓無法正常輸入至液晶，造成液晶電壓處於過低且不可控的狀態，而產生這次色淡的issue。

致最佳 發生偏移而超出製品規格書所訂定的範圍，導致面板被極化而產生。

2. 因這次issue發生時 $V_{GH}=14.1V$ ，已低於CPT所規定的 $17V(\min)$ ，導致TFT無法正常動作，且Gamma電壓無法正常輸入至液晶，造成液晶電壓處於過低且不可控的狀態，而產生這次色淡的issue。