



1. 指定外寸公差: ± 0.3
2. リブは10極以下はなし、11~20極は1ヶ所とする。
3. JSTマーク側を回路No. 1とする。
4. 基板の穴ピッチの公差は累積しないこと。

1.Unless otherwise specified, tolerances are ± 0.3
2.To 10-circuit:No Rib 11 to 20-circuit=1Rib.
3.Circuit No.1 on JST mark side.
4.Tolerance of hole pitch on PCB are not cumulative.

19	19PS-JE	22.5	24.9
17	17PS-JE	20.0	22.4
11	11PS-JE	12.5	14.9
9	09PS-JE	10.0	12.4
5	05PS-JE	5.0	7.4
極数 Circuits	形番 Part No.	A	B

3	ベースハウジング BASE HOUSING	PA (GF強化) PA (GF)		UL94V-0	ナチュラル Natural
2	ポスト POST	銅合金 COPPER ALLOY	すずめっき TIN-PLATED		
1	ポスト POST	銅合金 COPPER ALLOY	すずめっき TIN-PLATED		
品番 No.	部 品 名 PART NAME	材 質 MATERIAL	処 理 SURFACE FINISH	備 考 REMARKS	
サイズ SIZE	単 位 UNIT	投 影 法 PROJECTION	作 図 年 月 日 DATE	納 入 先 CUSTOMER	殿
A3	METRIC		MAR.19.2024	品 名 SERIES NAME	JE コネクタ JE CONNECTOR
 日本圧着端子製造株式会社 J.S.T.MFG.CO.,LTD.			尺 度 SCALE 7:1	形 番 PART No.	() PS-JE
			図 番 DRAWING No.	KRD-09501-4	RO